

1 : RICERCA SU :

H.D.	5 pag.	3bi_cognome_hd
generale PC	5 pag.	3bi_cognome_pc
immagini digitali	5 pag.	3bi_cognome_img
spiegazione memo' Word	10 pag.	3bi_cognome_word

3 siti spiegazi  
1 libro (opzionale)

1 logico  $\Rightarrow$  "1" significa presenza di tensione : in un sistema IDEALE  $5V =$  significa che in quel punto misuro  $5V$ .

Oss. 1 : in realtà "1" è così considerato dai  $3,5$  ai  $5V$ .

0 logico  $\Rightarrow$  "0" significa assenza di tensione : in un sistema IDEALE  $0V =$  significa che in quel punto misuro  $0V$ .

Oss. 2 : in realtà "0" è così considerato per tensioni sotto  $0,8V$ .  
Questi livelli riguardano le porte logiche con Tecnologia TTL

MARGINE DI RUMORE : utilizzando porte con Tecnologia TTL le tensioni tra  $0,8 \div 3,5V$  sono sintomo di problemi tecnici.

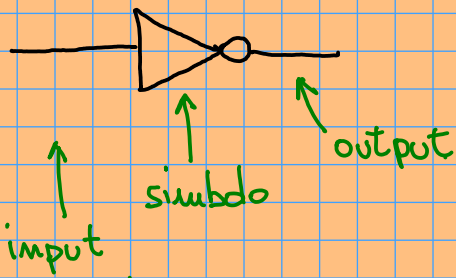
Le porte logiche sono realizzate all'interno di CIRCUITI INTEGRATI

① sigla indelebile che indica il contenuto

es.

74 LLL XXXXX  
TTL contenuto ( X = numeri es. 02 )  
2,3,4,5 num.  
tecnologie costruttive ( L = lettere es. HC )  
1,2,3 etc.

② Data sheet : documento tecnico che contiene tutti i dati del componente.



NOT

Mega il bit dell'ingresso

T.T.

1 input  
1 output

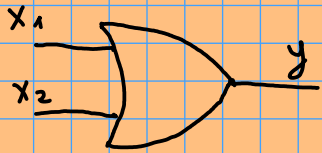
I	O
0	1
1	0

Oss. 3: Tutte le porte logiche hanno un solo OUTPUT

TRUE TABLE: tabella della verità

INPUT 1	INPUT M	OUTPUT

N.B. Megare uno stato logico significa invertirlo, cioè se  $\bar{1}$   
 $1 \rightarrow 0$ , se  $\bar{0} \rightarrow 1$



OR

Somma Logica

T.T.

X <sub>1</sub>	X <sub>2</sub>	y
0	0	0
0	1	1
1	0	1
1	1	1

Oss. 4: posso avere 2 o più ingressi